

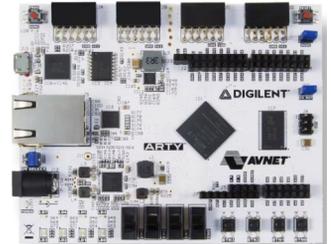
ARTYを使用した MicroBlaze V 開発入門

概要

本コースは「ARTYを使用したMicroBlaze開発入門」の派生版です。RISC-VプロセッサIPのMicroBlaze Vコアを含むデザインを作成します。MicroBlaze Vコアの概要、バス構成の基本とともに、Vivado IPIを使用した設計方法、Vitis Unified IDE を使用したソフトウェアの開発方法の基本を習得できます。

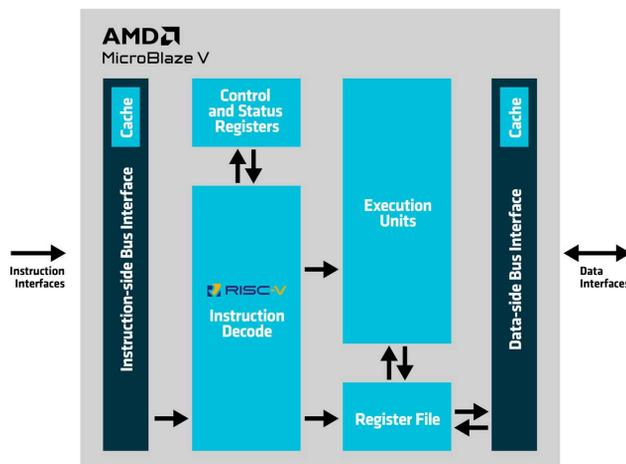
このコースの重点項目は次のとおりです。

- AMD MicroBlaze V とは
- AMD MicroBlaze V を含むシステムアーキテクチャの検討
- AMD Vivado FPGA デザインフロー
- AMD Vitis Unified IDE 開発フロー
- ハードウェアとソフトウェアの結合とダウンロード



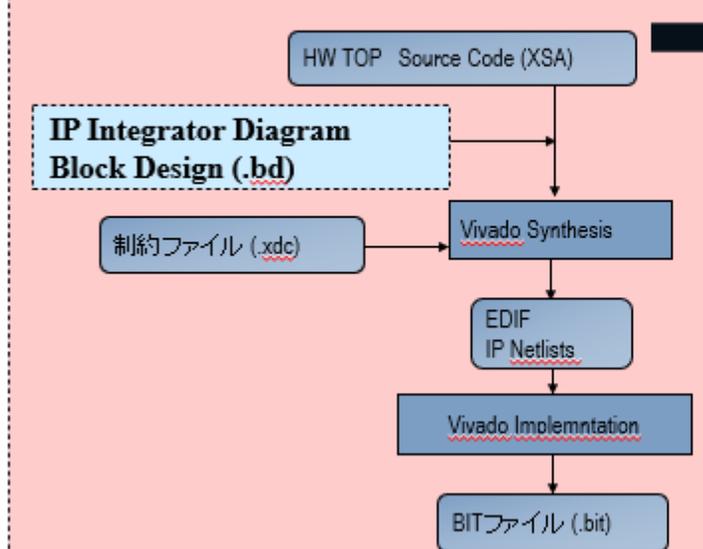
MicroBlaze V Overview Illustration

テキストより



ハードウェア設計フロー

Vivadoプロジェクト (.xpr)



ソフトウェア設計フロー

Vitis workspace

