

# ARTYを使用した MicroBlaze V 開発入門

## 詳細

コース名 ARTYを使用したMicroBlaze V 開発入門 (略称 MicroBlazeV)

ソフトウェア  
ツール AMD Vitis Unified IDE 2024.1

ハードウェア AMD Artix7 35T Arty FPGA評価キット

期間 1日間

受講料 1名様 6TC or 66,000円(税込)

受講対象者

- ・MicroBlaze Vに興味のある設計者
- ・MicroBlaze Vおよび開発ツールについての情報を得たい設計者
- ・MicroBlaze Vの開発フローを体験したい設計者

受講要件

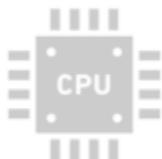
- ・基本的な FPGA 設計スキル
- ・HDL (VHDL または Verilog) の基礎知識
- ・CPUに関する基本的な知識(基本用語が理解できる)

テキスト内容

## アジェンダ

- プロセッサの概要
- ハードウェアの作成
- ソフトウェア デザインフロー
- MicroBlaze Vデザイン作成演習1
  - Vivado を利用してシンプルな MicroBlaze Vデザインを作成
  - 作成したデザインに対するVitis Unified IDEを使用したソフトウェア開発
  - 作成したデザインとソフトウェアをFPGAに実装
- MicroBlaze Vデザイン作成演習2
  - 演習1で作成したデザインに、DDR3 SDRAMメモリコントローラを追加
  - Vitis Unified IDEを使用したソフトウェア開発

## 【このコースで学べること】



デバイスアーキ



ツール操作



ハードウェア  
設計



ソフトウェア  
設計



デバッグ



ボード演習

