

# Spartan UltraScale+ を使用した設計 FPGA: アーキテクチャ

## 詳細

コース名 **Spartan UltraScale+ を使用した設計FPGA: アーキテクチャ** (略称 SU Arch)

ソフトウェア  
ツール

- Vivado Design Suite 2025.1
- Power Design Manager tool 2025.1

ハードウェア Architecture:Spartan UltraScale+ FPGAs

期間 2日間

受講料 1名様 12TC or 132,000円(税込)

受講対象者

- Spartan UltraScale+デバイス向けの設計を構築したい方

受講要件

- Vivado Design Suite関連講座の受講
- UltraScaleまたはUltraScale+ FPGA 関連講座の受講
- 中級レベルのHDL (VHDL or Verilog) の知識

テキスト内容 英語版です。講義は日本語です。

### 1日目

- AMD UltraScale+ファミリーの概要 {講義}
- AMD Spartan UltraScale+アーキテクチャの概要 {講義}
- プログラマブルロジック {講義}
- クロック構造とレイアウト {講義、デモ}
- クロックバッファ {講義}
- クロック管理 {講義}
- クロックルーティング {講義}
- ブロックRAMメモリリソース {講義}
- FIFOメモリリソース {講義}
- UltraRAMリソース {講義}

### 2日目

- I/Oリソース:概要 {講義}
- I/Oリソース:コンポーネントモード {講義、デモ}
- I/Oリソース:ネイティブモード {講義}
- DSPリソース {講義、デモ}
- トランシーバー {講義}
- トランシーバーウィザード {講義}
- PCI Express {講義}
- コンフィギュレーション {講義}
- セキュリティ機能 {講義}
- 電源設計マネージャー {講義、デモ}
- AMD Vivado Design Suite を使用した電力解析と最適化 {講義}