

コース名	デザイン クロージャ テクニク デザイン&パワー編	AMD XILINX
ソフトウェアツール	・Vivado Design Suite 2024.1	
ハードウェアボード		
トレーニング期間	1日間	
受講料	1名様 6TC or 66,000円(税込)	
受講対象	ソフトウェアおよびハードウェア開発者、システム アーキテクト、および機能および電力クロージャに関連する設計クロージャ手法について学習したい方	
受講要件	<ul style="list-style-type: none"> ・FPGA および SoC アーキテクチャと HDL コーディング手法の基礎知識 ・Vivado Design Suite の基礎知識 	

テキスト内容

Section 1 デザインクロージャ

概要

- ・デザイン クロージャの概要

機能クロージャ

- ・HDL コーディング手法
- ・ビヘイビア シミュレーション
- ・テストベンチの作成

Section 2 パワークロージャ

消費電力クロージャ

- ・設計電力の理解 LAB
- ・XPE を使用した消費電力の見積もり LAB
- ・電力設計マネージャー (PDM) LAB
- ・消費電力および熱ソリューション
- ・設計電力の制約
- ・消費電力管理の方法
- ・消費電力解析と最適化 LAB