Versal Adaptive SoC Gen2: アーキテクチャ

詳細

コース名	Versal Adaptive SoC Gen2: アーキテクチャ (略称 Ver2-ARCH)
ソフトウェア ツール	AMD Vivado Design Suite 2025.1 AMD Vitis Unified IDE 2025.1
ハードウェア	Versal adaptive SoC
期間	2日間
受講料	1名様 12TC or 132,000円(税込)
受講対象者	<p>Versal AI Edge Series Gen 2 および Prime Series Gen 2 デバイスのアーキテクチャに関心がある以下の方々:</p> <ul style="list-style-type: none">ソフトウェア開発者 → AIアクセラレーション、組み込み制御、Vitisによるアプリケーション開発に関心があるハードウェア開発者 → Vivadoを用いたFPGA設計、IP統合、タイミング制約の最適化を行うシステムアーキテクト → SoC全体の構成、AIエンジンとPLの連携、パフォーマンス設計に携わる新規ユーザー・技術探索者 → Versal Gen 2シリーズの構造や活用方法を体系的に学びたい
受講要件	<ul style="list-style-type: none">AMD FPGAおよびAdaptive SoCの基本知識 → Zynq、Versalなどの構成要素(PS/PL)、クロック、AXIバスなどの理解VivadoおよびVitisツールの基本操作 → プロジェクト作成、IP統合、ビルド、シミュレーション、デバッグの経験
テキスト内容	英語版です。講義は日本語です。
	<p>1日目</p> <ul style="list-style-type: none">概要とポートフォリオの概要 {講義}アーキテクチャの概要 {講義}設計ツールフロー {講義、デモ}プログラマブルロジック (PL) {講義}SelectIO™ リソース {講義}プロセッシングシステム {講義}プラットフォーム管理コントローラ (PMC) {講義}ブートと構成 {講義} <p>2日目</p> <ul style="list-style-type: none">AIE-ML v2 アーキテクチャの概要 {講義、デモ}NoC アーキテクチャ {講義}DDR5 を使用した設計 {講義、デモ}マルチメディアハードブロック {講義}セキュリティと機能安全の概要 {講義}PCI Express ソリューション {講義、デモ}シリアルトランシーバー {講義、デモ}
2025/9/25	