

コース名	Versal Adaptive SoC Workshop 【講義と演習】	AMD XILINX
ソフトウェアツール	Vivado Design Suite 2023.2 Vitis unified software platform 2023.2 PetaLinux Tools 2023.2	
ハードウェアボード	Versal adaptive SoC VCK190 board ※ボード演習はメインではありません	
トレーニング期間	1日	
受講料	1名様 6TC or 66,000円(税込)	
受講対象	ソフトウェアおよびハードウェアの開発者、システム アーキテクト、および Versal アダプティブ SoC のアーキテクチャとプログラミングについて学びたい人	
受講要件	<ul style="list-style-type: none"> <li>「Versal Quick Start」または「Versal AIエンジンQuick Start」を受講した方</li> <li>もしくは相当の基礎知識をお持ちの方</li> </ul>	

## 講座内容

### 10:00-12:30 講義

#### ・AMD VersalアダプティブSoC: 概要

Versalデバイスの必要性を説明し、Versalポートフォリオの概要を提供

#### ・アーキテクチャの概要

Versalアーキテクチャの概要と、Versalアーキテクチャで利用可能な各種エンジンを解説

#### ・AI エンジン

AIエンジンレイのアーキテクチャ、用語、AIEインターフェースについて解説

### 13:30-18:00 演習

次の演習の中から自由に選択して時間一杯実施してください

「Versal アダプティブ SoC を使用したデザイン: クイック スタート」より

演習 1: デザイン ツールフロー

演習 2: アプリケーションの開発とデバッグ

演習 3: NoCの概要とコンセプト

演習 4: Versal AI エンジンのツール フロー

「Versal AI エンジンを使用したデザイン: クイック スタート」より

演習1: Versal AI エンジンのツール フロー

演習2: Versal AI エンジンのツールフロー - makefile

演習3: プログラミングモデル: シングルカーネル

演習4: Vitis Unified IDE での  
AIエンジン DSPライブラリを使用したフィルターの設計

演習5: Vitis Model Composer での  
AIエンジン DSPライブラリを使用したフィルターの設計