

コース名	デザイン クロージャ テクニク	AMD XILINX
ソフトウェアツール	・Vivado Design Suite 2024.1	
ハードウェアボード		
トレーニング期間	2日間	
受講料	1名様 12TC or 132,000円(税込)	
受講対象	ソフトウェアおよびハードウェア開発者、システム アーキテクト、および機能、タイミング、および電力クロージャに関連する設計クロージャ手法について学習したい方	
受講要件	<ul style="list-style-type: none"> <li>・FPGA および SoC アーキテクチャと HDL コーディング手法の基礎知識</li> <li>・Vivado Design Suite の基礎知識</li> </ul>	

## テキスト内容

### Day 1

#### 概要

- ・デザイン クロージャの概要

#### 機能クロージャ

- ・HDL コーディング手法
- ・ビヘイビア シミュレーション
- ・テストベンチの作成

#### タイミング クロージャ

- ・スタティック タイミング解析 (STA)
- ・UltraFast 設計手法: タイミング クロージャ
- ・ベースライン制約の作成 LAB
- ・セットアップとホールドの違反解析
- ・ロジック遅延の削減
- ・ネット遅延の削減
- ・クロックのスキューの改善
- ・クロックのばらつきの改善 LAB
- ・QoR レポートの概要 LAB

### Day 2

#### タイミング クロージャ (続き)

- ・クロック乗せ換え (CDC) と同期回路
- ・インテリジェント デザイン run (IDR) LAB

#### 消費電力クロージャ

- ・設計電力の理解 LAB
- ・XPE を使用した消費電力の見積もり LAB
- ・電力設計マネージャー (PDM) LAB
- ・消費電力および熱ソリューション
- ・設計電力の制約
- ・消費電力管理の方法
- ・消費電力解析と最適化 LAB